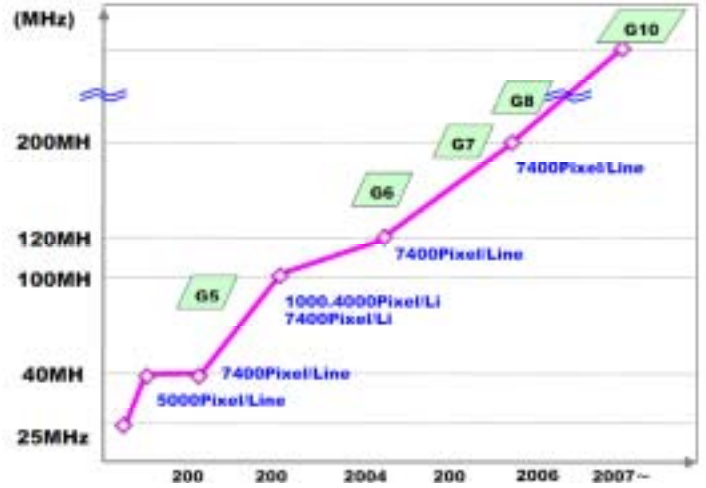


FPD パネル製造工程における最新検査技術

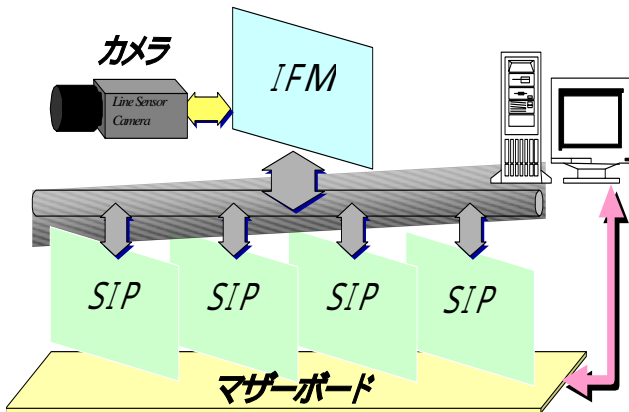
タカノ(株) / 戸田好実



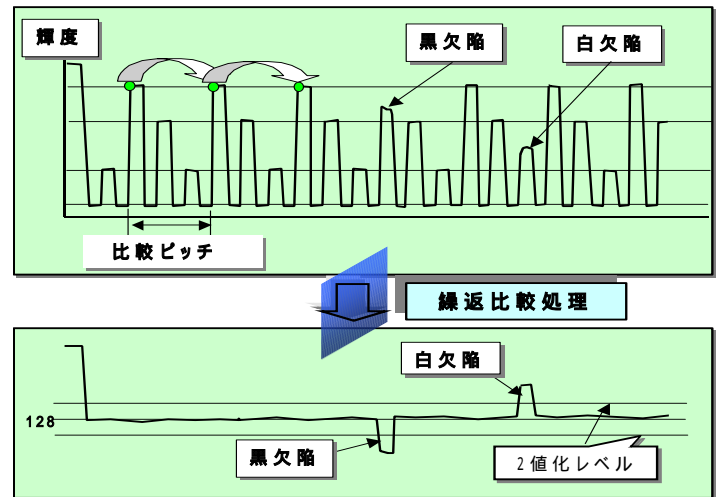
写真1 タカノAOI



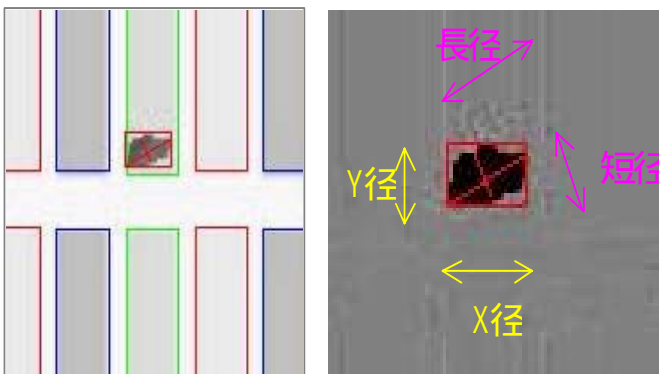
第2図 カメラ開発ロードマップ



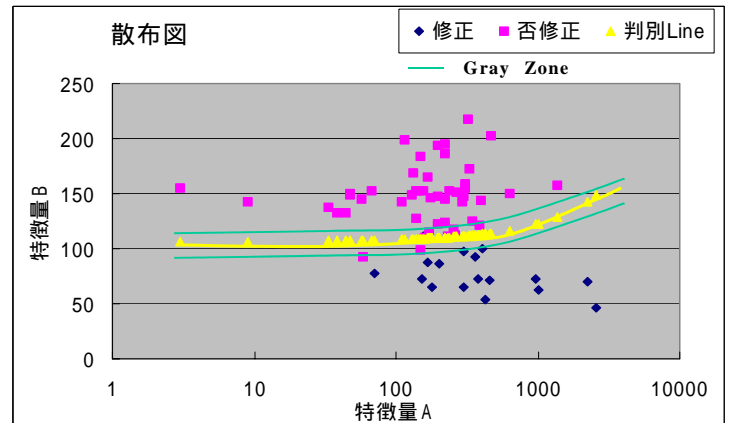
第3図 画像処理基本構成



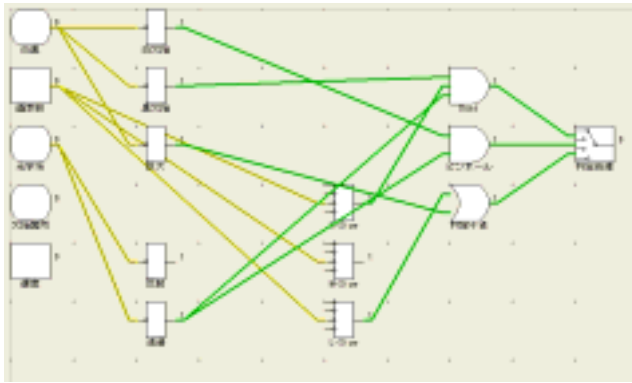
第4図 基本検査原理



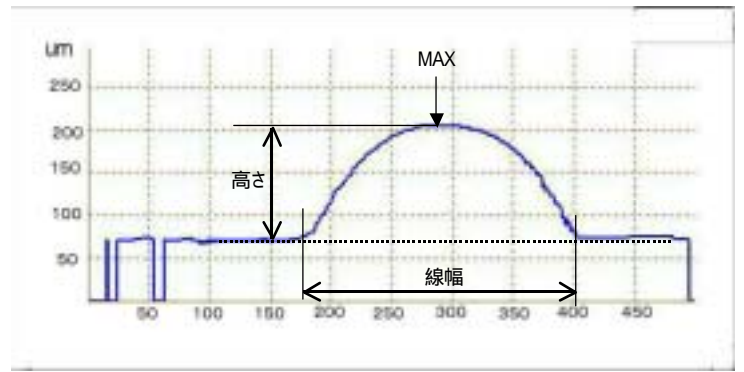
第5図 欠陥の特徴量



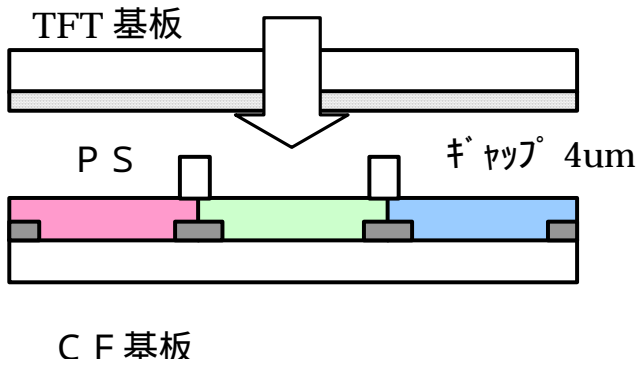
第7図 判別実施イメージ



第8図 Custo mize例



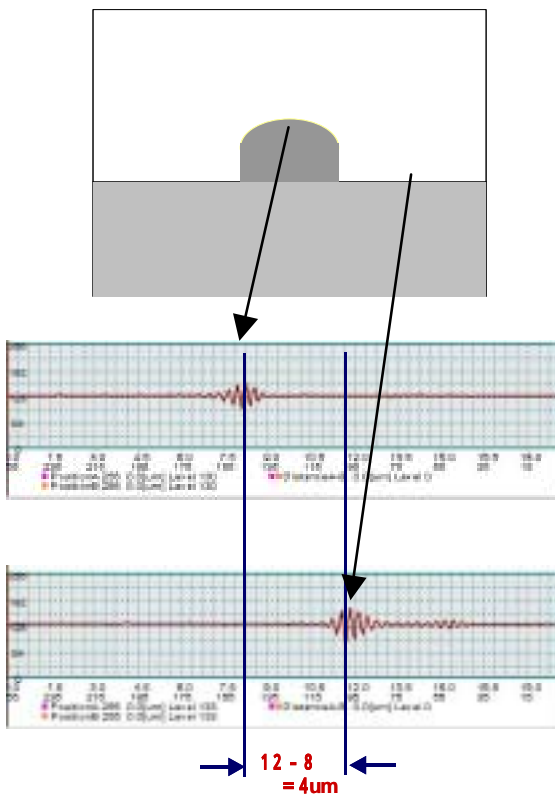
第11図 シール断面イメージ
第11図 シール断面イメージ



第13図 液晶基板断面



写真5 PHW外観



第14図 高さ算出

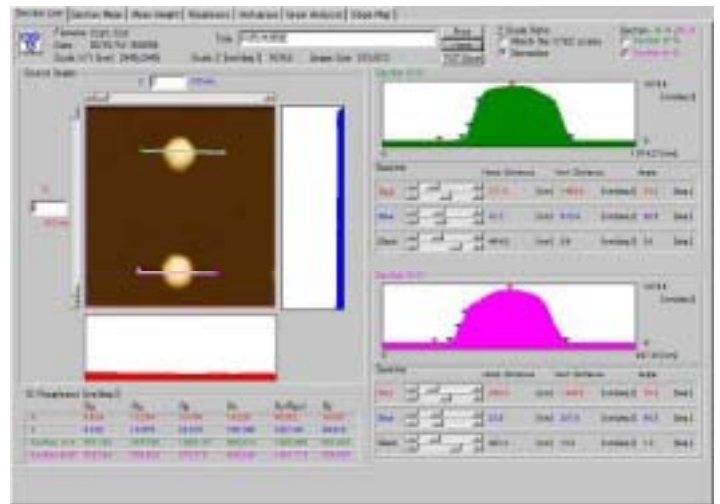


写真6 PS 断面形状