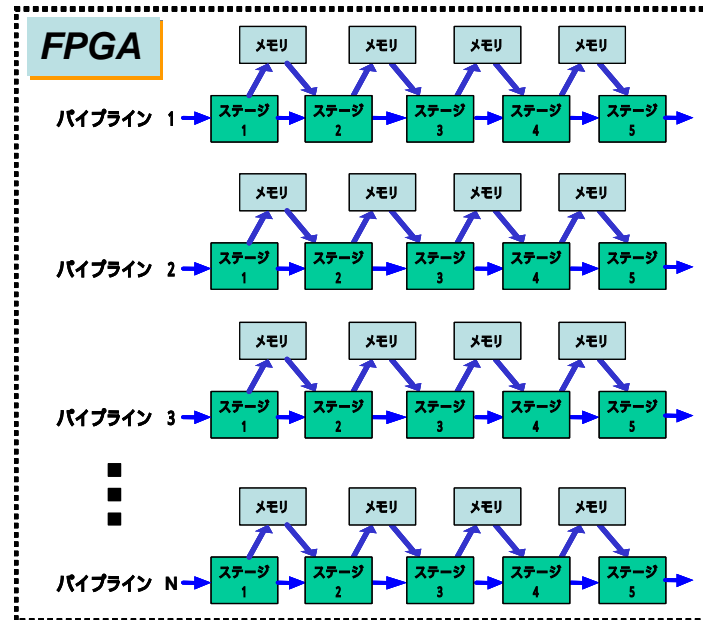


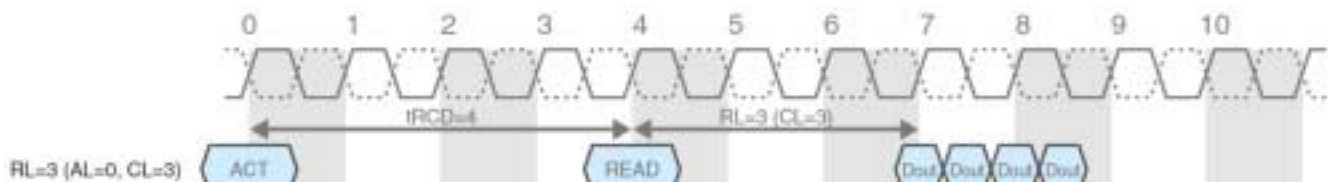
## PC アクセラレータボード

同時並列処理によりカスタムアルゴリズムを実装し、高速データ処理を実現

(株)ソリトンシステムズ / 枝 隆司



第 2 図 並列化とパイプライン



第 3 図 DDR2 SDRAM メモリの READ 動作



第 4 図 ExpressoFPGA (エクスプレッソ・エフピージーイー)