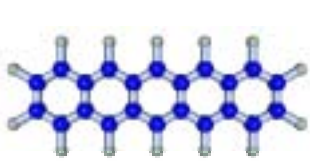
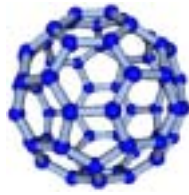


低電圧動作有機 CMOS 回路
フレキシブルディスプレイへの応用を目指して
東京大学 / 北村雅季・荒川泰彦

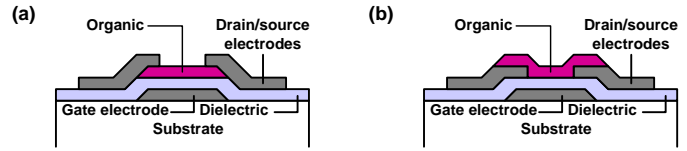


ペンタセン $C_{22}H_{14}$

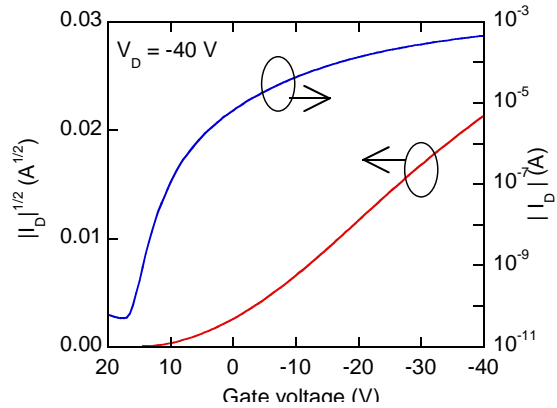
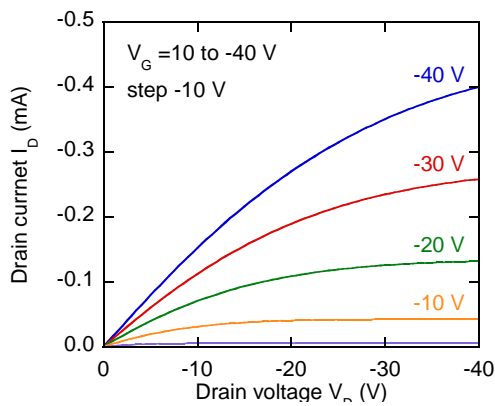


フラレン C_{60}

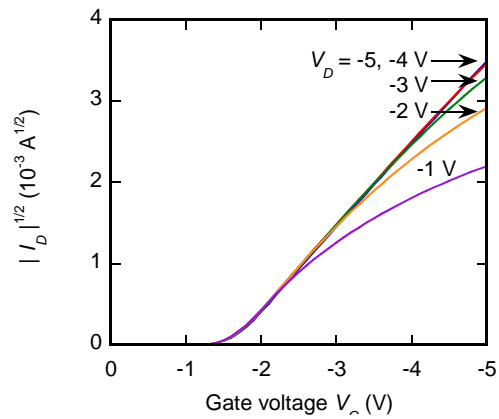
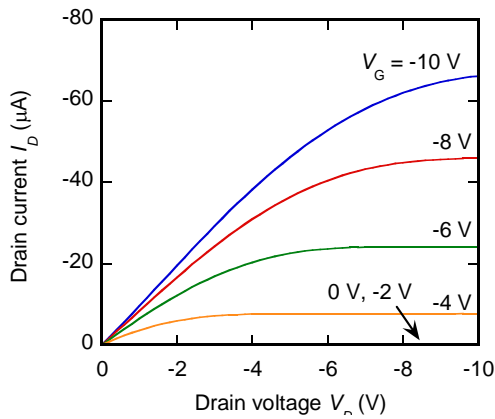
第 1 図 ペンタセンとフラレン C_{60}



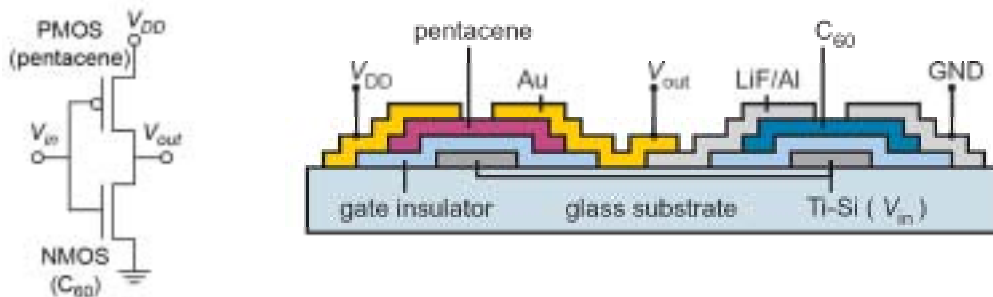
第 2 図 有機トランジスタの構造



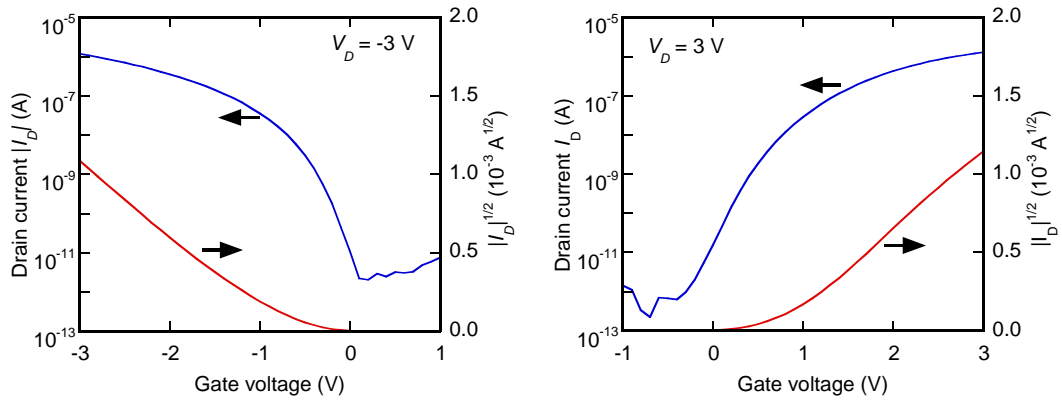
第 3 図 ペンタセン TFT の電流電圧特性



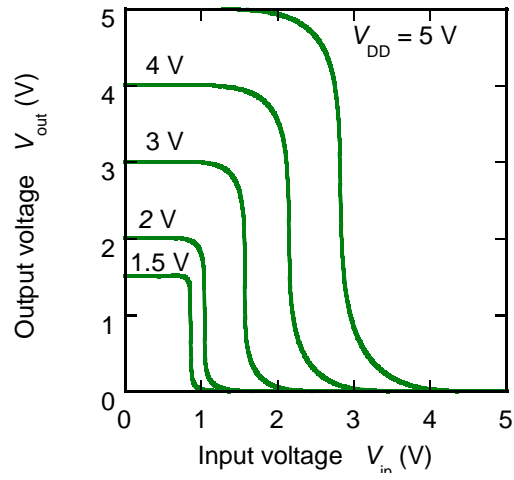
第 4 図 低電圧動作ペンタセン TFT の特性



第 5 図 作成したインバータ回路の断面図



第 6 図 インバータを構成するペンタセン TFT と C60TFT の電流特性



第 7 図 インバータの入出力特性