

PCI Express 対応 高速データ処理エンジン 「Expresso FPGA(エクスプレッソ・エフピージーエー)」

(株)ソリトンシステムズ / 枝 隆司

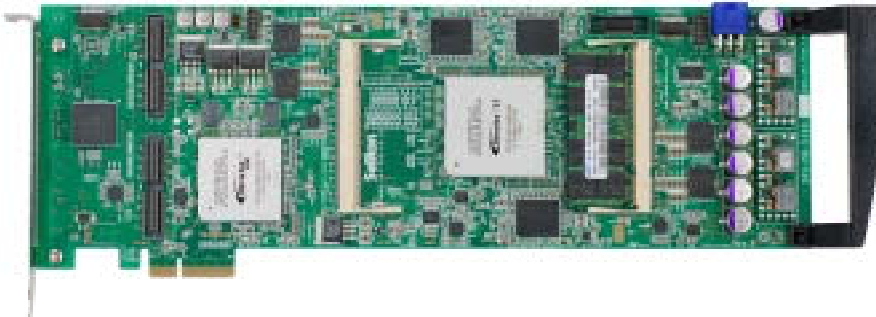


写真1 ベースボード

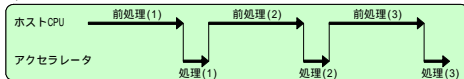


写真2 カメラリンクメザニンカード

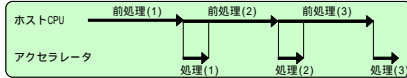
1) PCによる一般的な逐次処理



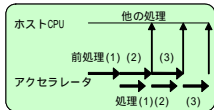
2) PCとアクセラレータを使用した逐次処理



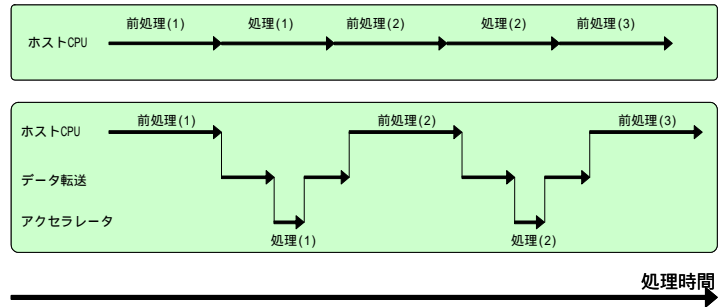
3) PCとアクセラレータによるシステムパイプライン処理



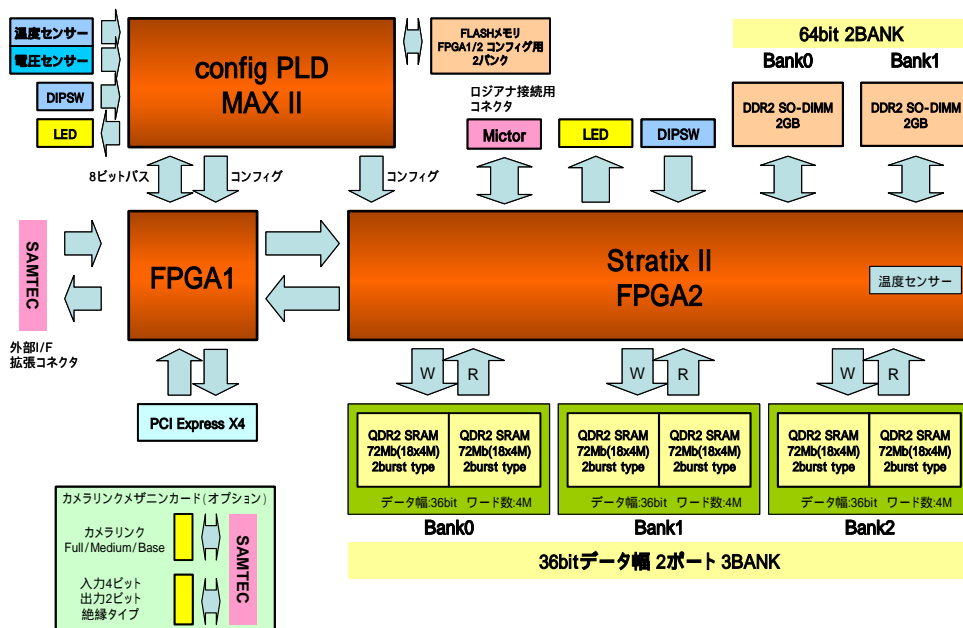
4) アクセラレータによるハードウェアパイプライン処理



第1図 処理フローの例



第2図 データ転送のボトルネック



第3図 ベースボードブロック図